Документ подписан простой электронной подписью

информация о владельце: Министерство науки и высшего образования РФ ФИО: Баламирзоев Назим Лиодинович

Должность: Ректор

дата подписа Федеральное тосударственное бюджетное образовательное учреждение Уникальный программный ключ: высшего образования

5cf0d6f89e80f49a334f6a4ba58e91f3326b9926

«Дагестанский государственный технический университет»

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

Дисциплина «Основы электроники»

наименование дисциплины по ОПОП

для направления <u>09.03.04 Программная инженерия</u> код и полное наименование направления (специальности)
по профилю Разработка программно-информационных систем
факультет Компьютерных технологий, вычислительной техники и энергетики наименование факультета, где ведется дисциплина
кафедра <u>Теоретической и общей электротехники</u> наименование кафедры, за которой закреплена дисциплина
Форма обучения <u>очная, заочная</u> , курс <u>2</u> семестр (ы) <u>3</u>

г. Махачкала 2021

Программа составлена в соответствии с требованиями $\Phi\Gamma$ ОС ВО по направлению подготовки 09.03.04 "Программная инженерия" с учетом рекомендаций и ОПОП ВО по направлению 09.03.04 "Программная инженерия" и профилю подготовки "Разработка программно-информационных систем".

Разработчик	Семиляк А.И., старший преподаватель (ФИО уч. степень, уч. звание)
« <u>13</u> » <u>09</u> 2021г.	
Зам. зав. кафедрой, за ко «	оторой закреплена дисциплина (модуль)
Программа одобрена на засе, от	дании выпускающей кафедры <i>ПОВТи</i> +С т№ _10
Зав. выпускающей кафедроі	й по данной специальности Айгумов Т.Г., к.э.н., доцент
подпись	(ФИО уч. степень, уч. звание)
« <u>15</u> » <u>06</u> 2021 г.	
	дании Методического совета комиссии специальности логий, вычислительной техники и энергетики от
Председатель Методической Ти И сы полинсь	й комиссии факультета КТВТиЭ <u>Исабекова Т.И., к.фм.н., доцент</u> (ФИО уч. степень, уч. звание)
« <u>16</u> » <u>09</u> 20 <u>21</u>	_г.
Декан факультета	Исуфов Ш.А.
Начальник УО	Магомаева Э.В.
И.о. проректора по учебной работ	Баламирзоев Н.Л.

1. Цели и задачи освоения дисциплины.

Целями «Основы освоения дисциплины (модуля) электроники» является формирование у студентов совокупности теоретических и практических знаний в области электронных цепей, полупроводниковых приборов, цифровых устройств, микропроцессорных систем и освоение студентами основных навыков анализа экспериментального исследования в области электронных цепей, полупроводниковых приборов, цифровых устройств и микропроцессоров, которые необходимы для успешного общепрофессиональных специальных дисциплин последующей усвоения других И вузовской подготовки.

Задачи дисциплины:

- Активация самостоятельной познавательной деятельности студентов с использованием разнообразных источников информации;
- Изучение элементной базы аналоговой и цифровой электроники, основных электронных устройств и микропроцессоров, используемых при обработке информации;
- Формирование у студентов научного мышления, правильного понимания границ используемых методов анализа электронных и цифровых устройств и методов оценки степени достоверности результатов, полученных с помощью экспериментальных и математических методов исследования.

2.Место дисциплины в структуре ОПОП

Учебная дисциплина «Основы электроники» согласно учебного плана включена в обязательную часть дисциплин Блока 1. Общая трудоемкость дисциплины составляет 144 часа (4 зачетных единицы). Форма итогового контроля – зачет в третьем семестре.

Освоение дисциплины «Основы электроники» базируется на фундаментальных дисциплинах — «Математика», «Физика» и «Информатика». Наиболее важными для усвоения курса являются следующие разделы этих дисциплин: - дифференциальное и интегральное исчисление; - интегральные преобразования Фурье и Лапласса; -электричество и магнетизм; - вычислительные методы решения систем линейных уравнений с вещественными и комплексными коэффициентами, дифференциальных уравнений 1-го и 2-го порядков; - простейшие навыки работы на компьютере и в сети Интернет.

Минимальные требования к «входным» знаниям, необходимые для успешного освоения дисциплины это — удовлетворительное усвоение программ по указанным разделам. «Основы электроники» являются базой при изучении последующих дисциплин учебного плана.

3. Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля)

В результате освоения дисциплины "Основы электроники" студент должен овладеть следующими компетенциями: ОПК-4.

Код компетенции	Наименование компетенции	Наименование показателя оценивания (показатели достижения заданного						
		уровня освоения компетенций)						
ОПК-1	Способен применять	ОПК-1.1. Знает основы высшей						
	естественнонаучные и	математики, физики, основы						
	общеинженерные	вычислительной техники и						
	знания, методы	программирования.						
	математического анализа	ОПК-1.2. Умеет: решать стандартные						
	и моделирования,	профессиональные задачи						
	теоретического и	с применением естественнонаучных и						
	экспериментального	общеинженерных знаний, методов						
	исследования в	математического анализа и						
	профессиональной	моделирования.						
	деятельности.	ОПК-1.3. Имеет навыки: теоретического и						
		экспериментального исследования						
		объектов профессиональной						
		деятельности.						

4. Объем и содержание дисциплины (модуля)

Форма обучения	очная	очно-заочная	заочная
Общая трудоемкость по дисциплине	4 зет/144		4 зет/144
(ЗЕТ/ в часах)			
Семестр	3		3
Лекции, час	34		9
Практические занятия, час	-		-
Лабораторные занятия, час	34		9
Самостоятельная работа, час	76		122
Курсовой проект (работа), РГР,	-		-
семестр			
Зачет (при заочной форме 4 часа	зачет		зачет
отводится на контроль)			
Часы на экзамен (при очной, очно-	-		-
заочной формах 1 ЗЕТ – 36 часов, при			
заочной форме 9 часов отводится на			
контроль)			

4.1.Содержание дисциплины (модуля)

3.0			Очна	я фор	ма	Or	тно-зао	чная ф	орма	Заочная форма			
<u>№</u> п/п	Раздел дисциплины, тема лекции и вопросы	ЛК	ПЗ	ЛБ	СР	ЛК	ПЗ	ЛБ	СР	ЛК	ПЗ	ЛБ	СР
1	Тема 1. Введение. Элементная база электронных устройств. Классификация, основные параметры, обозначение по ЕСКД.	2											3
2	Тема 2. Полупроводниковые приборы. Полупроводниковые диоды. Основные типы диодов, физические процессы, ВАХ, параметры.	2		2	2								7
3	Тема 3. Биполярные транзисторы. Физические процессы, схемы включения. Статические и динамические характеристики, основные параметры. Полевые транзисторы. Физические процессы, схемы включения, основные параметры.	2		4	2					1		1	7
4	Тема 4. Операционные усилители, интегральные микросхемы, элементы и приборы наноэлектроники и функциональной электроники	2		2	4							1	7
5	Тема 5. Классификация, основные параметры и характеристики усилителей. Предварительные и оконечные каскады усилителей на биполярных и полевых транзисторах. Классы усиления. Вторичные источники электропитания.	2			4					1			7
6	Тема 6. Схемотехника генераторов гармонических колебаний. Активные фильтры низких и высоких частот. Полосовые фильтры. Аналого-цифровые преобразователи.	2			4								7

					 1				
7	Тема 7. Цифровые устройства. Главная особенность цифровых устройств. Принцип функционирования цифровых систем. Способы представления и обработки кодовых слов. Основные типы цифровых устройств. Комбинационные устройства. Последовательностные устройства. Функции комбинационных устройств. Функции последовательностных устройств.	2		4			1		7
8	Тема 8. Теоретические основы комбинационных устройств. Основные логические операции и их реализация. Структурные формулы. Минимизация логических функций. Описание логических функций цифровых схем. Логические элементы. Инвертор. Элемент И.Элемент ИЛИ.	2	2	4					8
9	Тема 9. Триггеры. RS-триггеры. D-триггеры. Т –триггеры. JK-триггеры. Параллельные регистры. Последовательные регистры. Дешифраторы. Шифраторы. Мультиплексоры. Демультиплексоры. Преобразователи кодов.	2	4	4			1	1	7
10	Тема 10. Типовые комбинационные устройства. Сумматоры. Полусумматор. Одноразрядные сумматоры. Многоразрядные сумматоры.	2	2	6			1	1	7
11	Тема 11. Арифметико-логические устройства (АЛУ). Пороговые и мажоритарные устройства.	2	4	6			1	1	8
12	Тема 12. Общие сведения о счетчиках и делителях частоты. Двоичные суммирующие счетчики с последовательным переносом. Двоичные вычитающие счетчики с последовательным переносом. Запоминающие устройства. Общие сведения о запоминающих устройствах. Структурнофункциональная организация статической оперативной и постоянной памяти.	2	2	6				1	8

13	Тема 13. Общие принципы построения и структура процессоров. Структурно-функциональная организация процессоров. Типы данных. Регистры микропроцессоров. Общие вопросы адресации. Команды. Система команд. Организация циклов выполнения программ. Порты вводавывода.	2		2	6					1		1	8
14	Тема 14. Организация микропроцессорных систем. Типовые структуры микропроцессорных систем. Магистрали микропроцессорных систем. Организация пространства памяти и ввода/вывода. Контроллер прямого доступа к памяти.	2			6					1		1	8
15	Тема 15. Общие принципы организации вода/вывода. Обмен данными в параллельном коде. Синхронный последовательный обмен. Асинхронный последовательный обмен. Таймеры-счетчики.	2		2	6							1	8
16	Тема 16. Организация прерываний в микропроцессорных системах. Последовательность обслуживания прерываний. Способы сохранения и восстановления состояния процессора. Способы идентификации источника прерывания. Прямой доступ к памяти. Принципы организации прямого доступа к памяти. Принцип работы устройства прямого доступа к памяти.	2		4	6					1			8
17	Тема 17. Средства программирования и отладки. Общие сведения. Язык ассемблера. Языки высокого уровня. Средства программирования и отладки. Средства выполнения программы. Проектирование МК-систем.	2		4	6								7
	Форма текущего контроля успеваемости (по срокам текущих аттестаций в семестре)		Входная конт.работа 1 аттестация 1-5 тема 2 аттестация 6-10 тема 3 аттестация 11-15 тема					Входная конт.работа; Контрольная работа					
	Форма промежуточной аттестации (по семестрам)		Зачет/ зачет с оценкой/ экзамен		Зачет/ зачет с оценкой/ экзамен			Зачет, экзамен					
	Итого			34	76					9		9	122

4.2. Содержание лабораторных занятий

№ п/п	№ лекции из рабочей программы	Наименование лабораторного (практического, семинарского) занятия	Количество часов			Рекомендуемая литература и методические разработки (№ источника из списка
	программы		Очно	Очно Очно-заочно Заочно		литературы)
1	2	3	4	5	6	7
1	2,3	Исследование биполярных транзисторов.	4		1	8,9,10,11
2	3	Исследование полевых транзисторов.	4		1	8,9,10,11
3	12	Исследование логических элементов, триггеров и регистров. Исследование счетчиков.	4		1	8,9,10,11
4	11	Исследование сумматоров и АЛУ.	4		1	8,9,10,11
5	13	Устройство параллельных портов микроконтроллера. Подключение внешних устройств к параллельному порту микроконтроллера. Особенности параллельных портов микроконтроллера	4		2	12,13,14,15,16
6	13,14,15	Работа с символьным жидкокристаллическим индикатором. Программирование модуля ЖКИ (на базе HD44780).	4		1	12,13,14,15,16
7	13,14	Устройства ввода информации. Программирование матричной клавиатуры.	4		1	12,13,14,15,16
8	15	Таймеры счетчики микроконтроллера.	6		1	12,13,14,15,16
		Итого	34		9	

4.3. Тематика для самостоятельной работы студента

№ п/п	Тематика по содержанию дисциплины, выделенная для самостоятельного изучения		ство часов из содерж дисциплины	Рекомендуемая литература и источники	Формы контроля СРС	
		Очно	Очно-заочно	Заочно	информации	
1	2	3	4	5		
1	Полупроводниковые диоды	3		4	1,2,3,4,17	Устный опрос
2	Биполярные транзисторы	3		4	1,2,3,4	Устный опрос
3	Полевые транзисторы	3		4	1,2,3,4	Устный опрос
4	Элементы силовой электроники	3		5	1,2,3,4	Устный опрос
5	Классификация и качественные показатели усилителей	3		5	1,2,3,4	Устный опрос
6	Операционные усилители	3		5	1,2,3,4,17	Устный опрос
7	Генераторы гармонических колебаний	3		5	1,2,3,4	Устный опрос
8	Параметры и схемотехника активных фильтров	3		5	1,2,3,4	Устный опрос
9	Вторичные источники электропитания	3		5	1,2,3,4	Устный опрос
10	Логические элементы, логические функции и алгебра логики	3		5	1,2,3,4,17	Устный опрос
11	Цифровые устройства комбинационного и последовательного типа. Дешифраторы. Шифраторы. Мультиплексоры. Демультиплексоры. Преобразователи кодов	3		5	1,2,3,4	Устный опрос
12	Программируемые логические интегральные схемы.	3		5	1,2,3,4	Устный опрос
13	Аналого-цифровые и цифро-аналоговые преобразователи.	3		5	1,2,3,4	Устный опрос
14	Арифметико-логические устройства (АЛУ). Пороговые и мажоритарные устройства.	3		5	1,2,3,4	Устный опрос
15	Цифровые фильтры. Общие сведения. Основные	3		5	1,2,3,4	Устный опрос

	характеристики цифровых фильтров. Структурные схемы цифровых фильтров				
16	Счетчики. Двоичные асинхронные счетчики. Синхронные счетчики.	3	5	1,2,3,4	Устный опрос
17	Постоянные запоминающие устройства. Масочные ПЗУ. ПЗУ с ультрафиолетовым стиранием. Репрограммируемые ПЗУ	3	5	1,2,3,4	Устный опрос
18	Восьмиразрядный процессор 8080. Структура восьмиразрядного процессора. АЛУ. Блок десятичной коррекции. Регистр признаков. Регистры. Указатель команд. Указатель стека. Блок управления.	3	5	5,6,7,17	Устный опрос
19	Сегментные регистры микропроцессоров. Необходимость организации сегментации памяти.	3	5	5,6,7,17	Устный опрос
20	Организация обращения к памяти и устройствам ввода/вывода. Принцип организации обращения к памяти и внешним устройствам. Циклы обращения к магистрали. Буферизация шин данных.	3	5	5,6,7,17	Устный опрос
21	Параллельные порты ввода/вывода. Общие сведения. Структурно-функциональные особенности портов. Драйверы с установкой на ввод/вывод. Драйверы с установкой на ввод. Драйверы с управляемыми подтягивающими резисторами.	3	5	5,6,7,17	Устный опрос
22	Микроконтроллер как ведомое устройство. Микроконтроллерная сеть. Протоколы последовательного обмена. Протокол SPI. Организация обмена. Протокол IIC. Общие сведения. Структура интерфейса. Формат команды. Принцип функционирования. Арбитраж. Программная реализация протокола. Виды обмена. Протокол CAN. Общие сведения. Принципы обмена. Типы кадров. Арбитраж.	3	5	5,6,7,17	Устный опрос
23	Обмен данными в параллельном коде. Прямой ввод/вывод данных. Обмен данными с аппаратным квитированием. Ввод данных. Вывод данных. Двунаправленный обмен.	3	5	5,6,7,17	Устный опрос

	Устройство двунаправленного обмена с аппаратным квитированием.				
24	1	1	5	5 (7 17	Vamerer & armaa
24	Таймеры. Способы измерения временного интервала.	4	3	5,6,7,17	Устный опрос
	Классический способ. Способ входного захвата. Способ				
	выходного сравнения. Модули процессора событий.				
	Сторожевые таймеры.				
25	Последовательный асинхронный интерфейс UART.	3	5	5,6,7,17	Устный опрос
	Особенности работы UART микроконтроллера. Расчет				
	параметров синхронизации UART. Особенности				
	представления текстовой информации.				
	Итого	76	122		

5. Образовательные технологии

- 5.1. При чтении лекционного материала используются современные технологии проведения занятий, основанные на использовании проектора, обеспечивающего наглядное представление методического и лекционного материала. При составлении лекционного материала используется пакет прикладных программ презентаций MS PowerPoint. Использование данной технологии обеспечивает наглядность излагаемого материала, экономит время, затрачиваемое преподавателем на построение графиков, рисунков.
- 5.2. В соответствии с требованиями ФГОС ВО по направлению подготовки при реализации компетентностного подхода предусматривается широкое использование в учебном процессе активных и интерактивных форм проведения занятий (компьютерных симуляций, деловых и ролевых игр, разбор конкретных ситуаций, психологические и иные тренинги) в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся. В рамках учебного курса предусматриваются встречи с ведущими специалистами промышленных предприятий РД.

На протяжении изучения всего курса уделяется особое внимание установлению межпредметных связей с дисциплинами «Электротехника» и «Метрология и измерительная техника», демонстрации возможности применения полученных знаний в практической деятельности. При изучении широко используется прогрессивные, эффективные и инновационные методы.

6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов

Оценочные средства для контроля входных знаний, текущего контроля успеваемости и промежуточной аттестации по итогам освоения дисциплины "Основы электроники" приведены в приложении A (Фонд оценочных средств) к данной рабочей программе.

Учебно-методическое обеспечение самостоятельной работы студентов приведено ниже в разделе 7 настоящей рабочей программы.

Зав. библиотекой Алиева Ж.А. Уму

(подпись)

7. Учебно-методическое и информационное обеспечение дисциплины "Основы электроники"

Рекомендуемая литература и источники информации (основная и дополнительная)

№ п/п	Виды	Необходимая учебная,	Автор(ы)	Издательст	Количество	изданий
11/11	занятий	учебно-методическая (основная и дополнительная) литература, программное обеспечение, электронно-библиотечные и Интернет ресурсы		во и год издания	В библиотеке	На кафедре
1	2	3	4	5	6	7
			Основная		I	
1.	ЛК	Схемотехника аналого- цифровых электронных устройств / Г. И. Волович 2-е изд. ISBN 978-5-4488-0123-5 Текст : электронный // Электронно- библиотечная система IPR BOOKS : [сайт]. — URL: https://www.iprbooksho p.ru/91747.html.	Волович Г.И.	- Саратов : Профобраз ование, 2020 634 с.	-	
2.	ЛК	Схемотехника аналоговых и цифровых устройств: учебное пособие / В. А. Галочкин; под редакцией С. Н. Елисеев ISBN 978-5-904029-51-7 Текст: электронный // Электроннобиблиотечная система IPR BOOKS: [сайт] URL: https://www.iprbookshop.ru/71886.html.	Галочкин, В. А.	- Самара: Поволжски й государств енный университе т телекомму никаций и информати ки, 2016 441 с.	-	

3.	ЛК	Схемотехника аналоговых электронных устройств. Базовые схемы основных функциональных устройств: учебное пособие / В. В. Дуркин, С. В. Тырыкин, М. А. Степанов. — ISBN 978-5-7782-3335-5. — Текст: электронный // Электроннобиблиотечная система IPR BOOKS: [сайт]. — URL: https://www.iprbooksho p.ru/91439.html.	Дуркин, В. В.	Новосибир ск: Новосибир ский государств енный технически й университе т, 2017 127 с.	-	
4.	ЛК	Электроника и схемотехника. Курс лекций.	Исмаилов Т.А., Семиляк А.И.	- Махачкала: ДГТУ, 2020 г320 с.	10	20
5	ЛК	Архитектура микропроцессоров : учебное пособие / В. В. Гуров 3-е изд326 с ISBN 978-5-4497-0303-3 Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]URL: https://www.iprbookshop.ru/89419.html.	Гуров В. В.	- Москва, Саратов : Интернет- Университе Т Информаци онных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020.	-	-
6	ЛК	Микроконтроллеры для систем автоматики : учебное пособие / А. М. Водовозов ISBN 978-5-9729-0138-8 Текст : электронный // Электроннобиблиотечная система IPR BOOKS : [сайт]	Водовозо в А. М.	- Москва : Инфра- Инженерия , 2016 164 с	-	-

7	лк	URL: https://www.iprbooksho p.ru/51727.html.	Е. К.	- Санкт-	-	-
		системы : учебное пособие для вузов /- 2- е изд 936 с ISBN 978-5-7325-1098-0 Текст : электронный // Электронно- библиотечная система IPR BOOKS : [сайт]. — URL: https://www.iprbooksho p.ru/94828.html.	Александ ров Р. И. Грушвицк ий М. С. Куприяно в [и др.]; под редакцие й Д. В. Пузанков.	Петербург: Политехни ка, 2020.		
	ПГ	'	(ополнительн А. И.		10	20
8	ЛБ	Методические указания к выполнению лабораторных работ №№ 1, 2 по дисциплине Электроника.	А. И. Семиляк, Ш. А. Юсуфов	Махачкала: ДГТУ, 2019	10	20
9	ЛБ	Методические указания к выполнению лабораторных работ №№ 3, 4 по дисциплине Электроника.	А.И. Семиляк, III. А. Юсуфов	Махачкала: ДГТУ, 2019	10	20
10	ЛБ	Методические указания к выполнению лабораторных работ №№ 5, 6 по дисциплине Электроника.	А.И. Семиляк, Ш.А. Юсуфов	Махачкала: ДГТУ, 2019	-	20
11	ЛБ	Методические указания к выполнению лабораторных работ №№ 7, 8 по дисциплине Электроника.	А.И. Семиляк, III. А. Юсуфов	Махачкала: ДГТУ, 2019	-	20
12	ЛБ	Микроконтроллеры фирмы NEC	Семиляк	Махачкал а. 2012.	-	30

		Electronics. Практическое	А.И			
		руководство по применению 8-ми				
		применению 8-ми разрядных				
		микроконтроллеров				
		78K0/LG2. Учебное				
		пособие. Махачкала. 2011.				
13	ЛБ	Махачкала. 2011.	Семиляк	Махачкал	_	10
13	Л	указания к	А.И,		_	10
		выполнению	,	a. 2012.		
		лабораторной работы	Кишов Р.			
		№1 . Описание	M.			
		архитектуры микроконтроллера				
		АDUC845 фирмы				
		Analog Devices и				
		среды				
1.4	HI.	проектирования Keil.	0	M		10
14	ЛБ	Методические указания к	Семиляк А.И,	Махачкала: ДГТУ,	-	10
		выполнению	71.11,	2012		
		лабораторной работы				
		№ 2. Работа с	M.			
		символьным жидкокристаллически				
		м индикатором.				
		Программирование				
		модуля ЖКИ (на базе				
		HD44780).				
15	ЛБ	Методические	Семиляк	Махачкала:	-	10
		указания к	А.И,	ДГТУ,		
		выполнению лабораторной работы	Кишов Р.	2012		
		№ 3. Устройства	М.			
		ввода информации.				
		Программирование				
		матричной клавиатуры.				
		клавнатуры.				
16	ЛБ	Методические	Семиляк	Махачкала:	-	10
		указания к	А.И,	ДГТУ, 2012		
		выполнению лабораторных работ	Кишов Р.	2012		
		No 4.	M.			
		Последовательный				
		интерфейс UART.				
Интернет-ресурсы						

17	Использование ресурсов ЭБС http://www.iprbookshop.ru/
	Использование ресурсов ЭБС www.e.lanbook.com

8. Материально-техническое обеспечение дисциплины (модуля)

Материально-техническое обеспечение дисциплины "Основы электроники" включает:

- библиотечный фонд (учебная, учебно-методическая, справочная литература, научная и деловая периодика);
 - компьютизированные рабочие места для обучаемых с доступом в сеть Интернет;
 - аудитории, оборудованные проекционной техникой.

Лабораторные работы выполняются в лаборатории №317 (УЛК 2 ФКТВТиЭ) с использованием комплекта учебно-лабораторного оборудования "Электротехника и основы "ЭТОЭ-СРМ-1", позволяющим электроники" проводить снятие и характеристик полупроводниковых приборов и электронных устройств. Комплект учебнолабораторного оборудования представляет собой изделие, содержащее источники питания, электронные узлы и необходимую контрольно-измерительную аппаратуру, обеспечивающую проведение экспериментов. Аппаратная часть стенда выполнена по модульному принципу и "автотрансформатор"; "функциональный генератор"; содержит следующие модули: "источник питания; "осциллограф"; "мультиметры"; "миллиамперметры"; "сопротивления конденсаторы"; добавочные"; "диоды, резисторы, "трансформатор однофазный"; "нелинейные и реактивные элементы"; "операционный усилитель"; "транзисторы"; "сопротивления добавочные".

Специальные условия инвалидам и лицам с ограниченными возможностями здоровья (ОВЗ)

Специальные условия обучения и направления работы с инвалидами и лицами с OB3 определены на основании:

- Федерального закона от 29.12.2012 №273-ФЗ «Об образовании в Российской Федерации»;
- Федерального закона от 24.11.1995 № 181-ФЗ «О социальной защите инвалидов в Российской Федерации»;
- приказа Минобрнауки России от 05.04.2017 № 301 «Об утверждении Порядка организации и осуществления образовательной деятельности по образовательным программам высшего образования программам бакалавриата, программам специалитета, программам магистратуры»;
- методических рекомендаций по организации образовательного процесса для обучения инвалидов и лиц с ограниченными возможностями здоровья в образовательных организациях высшего образования, в том числе оснащенности образовательного процесса, утвержденных Минобрнауки России 08.04.2014 № АК-44/05вн).

Под специальными условиями для получения образования обучающихся с ОВЗ понимаются условия обучения, воспитания и развития, включающие в себя использование при необходимости адаптированных образовательных программ и методов обучения и воспитания, специальных учебников, учебных пособий и дидактических материалов, специальных технических средств обучения коллективного и индивидуального пользования, предоставление услуг ассистента (помощника), оказывающего необходимую помощь, проведение групповых и индивидуальных коррекционных занятий, обеспечение доступа в здания ДГТУ и другие условия, без которых невозможно или затруднено освоение ОПОП обучающихся с ОВЗ.

Обучение в рамках учебной дисциплины обучающихся с ОВЗ осуществляется ДГТУ с учетом особенностей психофизического развития, индивидуальных возможностей и состояния здоровья таких обучающихся.

Обучение по учебной дисциплине обучающихся с ОВЗ может быть организовано как совместно с другими обучающимися, так и в отдельных группах.

В целях доступности обучения по дисциплине обеспечивается:

- 1) для лиц с ограниченными возможностями здоровья по зрению:
- наличие альтернативной версии официального сайта ДГТУ в сети «Интернет» для слабовидящих;
- весь необходимый для изучения материал, согласно учебному плану (в том числе, для обучающихся по индивидуальным учебным планам) предоставляется в электронном виде на диске.
 - индивидуальное равномерное освещение не менее 300 люкс;
 - присутствие ассистента, оказывающего обучающемуся необходимую помощь;
- обеспечение возможности выпуска альтернативных форматов печатных материалов (крупный шрифт или аудиофайлы);
- обеспечение доступа обучающегося, являющегося слепым и использующего собакупроводника, к зданию ДГТУ.
 - 2) для лиц с ОВЗ по слуху:
- наличие микрофонов и звукоусиливающей аппаратуры коллективного пользования (аудиоколонки);
- 3) для лиц с OB3, имеющих нарушения опорно-двигательного аппарата, материальнотехнические условия должны обеспечивать возможность беспрепятственного доступа обучающихся в учебные помещения, столовые, туалетные и другие помещения организации, а также пребывания в указанных помещениях (наличие пандусов, поручней, расширенных дверных проемов и других приспособлений).

Перед началом обучения могут проводиться консультативные занятия, позволяющие студентам с OB3 адаптироваться к учебному процессу.

В процессе ведения учебной дисциплины научно-педагогическим работникам рекомендуется использование социально-активных и рефлексивных методов обучения, технологий социокультурной реабилитации с целью оказания помощи обучающимся с ОВЗ в установлении полноценных межличностных отношений с другими обучающимися, создании комфортного психологического климата в учебной группе.

Особенности проведения текущей и промежуточной аттестации по дисциплине для обучающихся с OB3 устанавливаются с учетом индивидуальных психофизических особенностей (устно, письменно на бумаге, письменно на компьютере, в форме тестирования и др.). При необходимости предоставляется дополнительное время для подготовки ответа на зачете или экзамене

9. Лист изменений и дополнений к рабочей программе

Дополнения и изменения в рабочей программе на 20<u>22/20</u>23 учебный год.

В рабочую программу вносятся следующие изменен	ния:
В рабочую программу вносятся следующие изменен 1	;
2	
3	; /
4	
5	
보고 보다는 말이 그래요? 개인 공상, 대한 경영과 화기	
или делается отметка о нецелесообразности внесе	ения каких-либо изменени
нений на данный учебный год.	
	5.05
Рабочая программа пересмотрена и одобрена на зас	едании кафедры <u>УОКУ и</u>
15 _ 06 _ 20 <u>22 года,</u> протокол №	10.
(h)	1. 1-5
Заведующий кафедрой ПОВТиАС	- Huryus V.V.
Облинсь, дата)	(ФИО, уч. степень, уч.
	9.10,7 11 010111111,7
	G 1.5,7,1.0,1.1.1.3,7
Согласовано:	
Согласовано:	
105/	Denopol Me. s
Согласовано: Декан (подпись, дата)	10 су 906 Ul. и (ФИО, уч. степень, уч. звание)
Декан	Denopol Me. s

9. Лист изменений и дополнений к рабочей программе

Дополнения и изменения в рабочей программе на 2023/2024 учебный год.

1Изменений нет	n zaparolit
2	arrant
3	
4	
5	*
или делается отметка о нецелесообразности вне	·······
ний на данный учебный год.	ссения каких-лиоо изменении или дополне-
Рабочая программа пересмотрена и одобрена на 16.06.2023 года, протокол № 10	а заседании кафедры ПОВТиАС от
Заведующий кафедрой ПОВТиАС	В Астум V.Г. (ФИО, уч. степень, уч. звание)
Согласовано:	
Декан	Deggol Ul. A.
(подпись, дата)	(ФИО, уч. степень, уч. звание)
Председатель МС факультете (Также	Measures The
(подпись,	дата) (ФИО, уч. степень, уч. звание)