Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Баламирзоев Назим Лиодинович
Должность: Ректор
Дата подписания: 28.10.2026 17:26:46
Уникальный программный ключ:
5cf0d6f89e80f49a334f6a4ba58e91f9328b9928

Приложение А

(обязательное к рабочей программе дисциплины)

Министерство науки и высшего образования Российской Федерации

ФГБОУ ВО «Дагестанский государственный технический университет»

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

по дисциплине «Схемотехника цифровых устройств»

Уровень образования	**Бакалавриат** (бакалавриат/магистратура/специалитет)
Направление подготовки бакалавриата/магистратуры/специальность	**11.03.01 Радиотехника** (код, наименование направления подготовки/специальности)
Профиль направления подготовки/специализация	**Радиотехнические средства передачи, приема и обработки сигналов** (наименование)

г. Махачкала 2019

СОДЕРЖАНИЕ

1. Область применения, цели и задачи фонда оценочных средств
2. Описание показателей и критериев оценивания компетенций, формируемых в процессе освоения дисциплины (модуля)
2.1. Перечень компетенций с указанием этапов их формирования в процессе освоения ОПОП
2.1.2. Этапы формирования компетенций
2.2. Показатели уровней сформированности компетенций на этапах их формирования, описание шкал оценивания
2.2.1. Показатели уровней сформированности компетенций на этапах их формирования
2.2.2. Описание шкал оценивания
3. Типовые контрольные задания, иные материалы и методические рекомендации, необходимые для оценки сформированности компетенций в процессе освоения ОПОП
3.1. Задания и вопросы для входного контроля
3.2. Оценочные средства и критерии сформированности компетенций
3.3. Задания для промежуточной аттестации (зачета и (или) экзамена)

1. Область применения, цели и задачи фонда оценочных средств

Фонд оценочных средств (ФОС) является неотъемлемой частью рабочей программы дисциплины Схемотехника цифровых устройств и предназначен для контроля и оценки образовательных достижений обучающихся (в т.ч. по самостоятельной работе студентов, далее – СРС), освоивших программу данной дисциплины.

Целью фонда оценочных средств является установление соответствия уровня подготовки обучающихся требованиям ФГОС ВО по направлению подготовки/специальности 11.03.01 Радиотехника.

Рабочей программой дисциплины Схемотехника цифровых устройств предусмотрено формирование следующих компетенций:

1) ПК-1 - Способен выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ.

2) ПК-3 – Способен выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием с использованием средств автоматизации проектирования.

2. Описание показателей и критериев оценивания компетенций, формируемых в процессе освоения дисциплины (модуля)

Описание показателей и критериев оценивания компетенций, формируемых в процессе освоения дисциплины (модуля), и используемые оценочные средства приведены в таблице 1.

2.1. Перечень компетенций с указанием этапов их формирования в процессе освоения ОПОП

Таблица 1

Код и наименование формируемой компетенции	Код и наименование индикатора достижения формируемой компетенции	Критерии оценивания	Наименование контролируемых разделов и тем[1]
ПК-1 - Способен выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ	ПК-1.1. Уметь: - строить физические и математические модели моделей, узлов, блоков радиотехнических устройств и систем.	Соответствие продемонстрированных при ответах знаний материалам лекций, рекомендованных литературных источников и электронных образовательных ресурсов	Раздел №1: Основные понятия алгебры логики. Раздел №2: Цифровые интегральные микросхемы. Раздел №3: Дешифраторы и шифраторы. Раздел №4: Мультиплексоры и демультиплексоры. Раздел №5: Сумматоры. Раздел №6: Триггеры. Регистры. Счетчики. Раздел №7: Принципы построения вычислительных систем. Раздел №8: Полупроводниковые запоминающие устройства. Раздел №9: Организация функционирования микропроцессорной системы.

[1] *Наименования разделов и тем должен соответствовать рабочей программе дисциплины.*

	ПК-1.2. Владеть: - навыками компьютерного моделирования.	Соответствие продемонстрированных при ответах знаний материалам лекций, рекомендованных литературных источников и электронных образовательных ресурсов	Раздел №1: Основные понятия алгебры логики. Раздел №2: Цифровые интегральные микросхемы. Раздел №3: Дешифраторы и шифраторы. Раздел №4: Мультиплексоры и демультиплексоры. Раздел №5: Сумматоры. Раздел №6: Триггеры. Регистры. Счетчики. Раздел №7: Принципы построения вычислительных систем. Раздел №8: Полупроводниковые запоминающие устройства. Раздел №9: Организация функционирования микропроцессорной системы.

ПК-3 - Способен выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием с использованием средств автоматизации проектирования	ПК-3.1. Знать: - принципы конструирования отдельных деталей, узлов и устройств радиотехнических систем.	Соответствие продемонстрированных при ответах знаний материалам лекций, рекомендованных литературных источников и электронных образовательных ресурсов	Раздел №1: Основные понятия алгебры логики. Раздел №2: Цифровые интегральные микросхемы. Раздел №3: Дешифраторы и шифраторы. Раздел №4: Мультиплексоры и демультиплексоры. Раздел №5: Сумматоры. Раздел №6: Триггеры. Регистры. Счетчики. Раздел №7: Принципы построения вычислительных систем. Раздел №8: Полупроводниковые запоминающие устройства. Раздел №9: Организация функционирования микропроцессорной системы.

	ПК-3.2. Уметь: - проводить оценочные расчеты характеристик деталей, узлов и устройств радиотехнических систем.	Соответствие продемонстрированных при ответах знаний материалам лекций, рекомендованных литературных источников и электронных образовательных ресурсов	Раздел №1: Основные понятия алгебры логики. Раздел №2: Цифровые интегральные микросхемы. Раздел №3: Дешифраторы и шифраторы. Раздел №4: Мультиплексоры и демультиплексоры. Раздел №5: Сумматоры. Раздел №6: Триггеры. Регистры. Счетчики. Раздел №7: Принципы построения вычислительных систем. Раздел №8: Полупроводниковые запоминающие устройства. Раздел №9: Организация функционирования микропроцессорной системы.

	ПК-3.3. Владеть: - навыками подготовки принципиальных и монтажных электрических схем.	Соответствие продемонстрированных при ответах знаний материалам лекций, рекомендованных литературных источников и электронных образовательных ресурсов	Раздел №1: Основные понятия алгебры логики. Раздел №2: Цифровые интегральные микросхемы. Раздел №3: Дешифраторы и шифраторы. Раздел №4: Мультиплексоры и демультиплексоры. Раздел №5: Сумматоры. Раздел №6: Триггеры. Регистры. Счетчики. Раздел №7: Принципы построения вычислительных систем. Раздел №8: Полупроводниковые запоминающие устройства. Раздел №9: Организация функционирования микропроцессорной системы.

2.1.2. Этапы формирования компетенций

Сформированность компетенций по дисциплине Схемотехника цифровых устройств определяется на следующих этапах:
1. **Этап текущих аттестаций**
2. **Этап промежуточных аттестаций**

Таблица 2

Код и наименование формируемой компетенции	Код и наименование индикатора достижения формируемой компетенции	**Этапы формирования компетенции**					
		Этап текущих аттестаций					**Этап промежуточной аттестации**
		1-5 неделя	**6-10 неделя**	**11-15 неделя**	**1-17 неделя**		**18-20 неделя**
		Текущая аттестация №1	Текущая аттестация №2	Текущая аттестация №3	СРС	КР/КП	Промежуточная аттестация
1		**2**	**3**	**4**	**5**	**6**	**7**
ПК-1 - Способен выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ	ПК-1.1. Уметь: - строить физические и математические модели моделей, узлов, блоков радиотехнических устройств и систем.	Устный опрос	Устный опрос	Устный опрос	Устный опрос	-	Контрольная работа для проведения зачёта
	ПК-1.2. Владеть: - навыками компьютерного моделирования.	Устный опрос	Устный опрос	Устный опрос	Устный опрос	-	Контрольная работа для проведения зачёта

ПК-3 - Способен выполнять расчет и проектирование деталей, узлов и устройств радиотехнических систем в соответствии с техническим заданием с использованием средств автоматизации и проектирования	ПК-3.1. Знать: - принципы конструирования отдельных деталей, узлов и устройств радиотехнических систем.	Устный опрос	Устный опрос	Устный опрос	Устный опрос	-	Контрольная работа для проведения зачёта
	ПК-3.2. Уметь: - проводить оценочные расчеты характеристик деталей, узлов и устройств радиотехнических систем.	Устный опрос	Устный опрос	Устный опрос	Устный опрос	-	Контрольная работа для проведения зачёта
	ПК-3.3. Владеть: - навыками подготовки принципиальных и монтажных электрических схем.	Устный опрос	Устный опрос	Устный опрос	Устный опрос	-	Контрольная работа для проведения зачёта

СРС – самостоятельная работа студентов;
КР – курсовая работа;
КП – курсовой проект.

2.2. Показатели уровней сформированности компетенций на этапах их формирования, описание шкал оценивания

2.2.1. Показатели уровней сформированности компетенций на этапах их формирования

Результатом освоения дисциплины Схемотехника цифровых устройств является установление одного из уровней сформированности компетенций: высокий, повышенный, базовый, низкий.

Таблица 3

Уровень	Универсальные компетенции	Общепрофессиональные/ профессиональные компетенции
Высокий (оценка «отлично», «зачтено»)	Сформированы четкие системные знания и представления по дисциплине. Ответы на вопросы оценочных средств полные и верные. Даны развернутые ответы на дополнительные вопросы. Обучающимся продемонстрирован высокий уровень освоения компетенции	Обучающимся усвоена взаимосвязь основных понятий дисциплины, в том числе для решения профессиональных задач. Ответы на вопросы оценочных средств самостоятельны, исчерпывающие, содержание вопроса/задания оценочного средства раскрыто полно, профессионально, грамотно. Даны ответы на дополнительные вопросы. Обучающимся продемонстрирован высокий уровень освоения компетенции
Повышенный (оценка «хорошо», «зачтено»)	Знания и представления по дисциплине сформированы на повышенном уровне. В ответах на вопросы/задания оценочных средств изложено понимание вопроса, дано достаточно подробное описание ответа, приведены и раскрыты в тезисной форме основные понятия. Ответ отражает полное знание материала, а также наличие, с незначительными пробелами, умений и навыков по изучаемой дисциплине. Допустимы единичные негрубые ошибки. Обучающимся продемонстрирован повышенный уровень освоения компетенции	Сформированы в целом системные знания и представления по дисциплине. Ответы на вопросы оценочных средств полные, грамотные. Продемонстрирован повышенный уровень владения практическими умениями и навыками. Допустимы единичные негрубые ошибки по ходу ответа, в применении умений и навыков
Базовый (оценка «удовлетворительно», «зачтено»)	Ответ отражает теоретические знания основного материала дисциплины в объеме, необходимом для дальнейшего освоения ОПОП. Обучающийся допускает неточности в ответе, но обладает необходимыми знаниями для их устранения. Обучающимся продемонстрирован базовый	Обучающийся владеет знаниями основного материал на базовом уровне. Ответы на вопросы оценочных средств неполные, допущены существенные ошибки. Продемонстрирован базовый уровень владения практическими умениями и навыками, соответствующий минимально необходимому уровню

Уровень	Универсальные компетенции	Общепрофессиональные/ профессиональные компетенции
	уровень освоения компетенции	для решения профессиональных задач
Низкий (оценка «неудовлетворительно», «не зачтено»)	Демонстрирует полное отсутствие теоретических знаний материала дисциплины, отсутствие практических умений и навыков	

Показатели уровней сформированности компетенций могут быть изменены, дополнены и адаптированы к конкретной рабочей программе дисциплины.

2.2.2. Описание шкал оценивания

В ФГБОУ ВО «ДГТУ» внедрена модульно-рейтинговая система оценки учебной деятельности студентов. В соответствии с этой системой применяются пятибальная, двадцатибальная и стобальная шкалы знаний, умений, навыков.

Шкалы оценивания			**Критерии оценивания**
пятибальная	двадцатибальная	стобальная	
«Отлично» - 5 баллов	«Отлично» - 18-20 баллов	«Отлично» - 85 – 100 баллов	Показывает высокий уровень сформированности компетенций, т.е.: – продемонстрирует глубокое и прочное усвоение материала; – исчерпывающе, четко, последовательно, грамотно и логически стройно излагает теоретический материал; – правильно формирует определения; – демонстрирует умения самостоятельной работы с нормативно-правовой литературой; – умеет делать выводы по излагаемому материалу.
«Хорошо» - 4 баллов	«Хорошо» - 15 - 17 баллов	«Хорошо» - 70 - 84 баллов	Показывает достаточный уровень сформированности компетенций, т.е.: – демонстрирует достаточно полное знание материала, основных теоретических положений; – достаточно последовательно, грамотно логически стройно излагает материал; – демонстрирует умения ориентироваться в нормальной литературе; – умеет делать достаточно обоснованные выводы по излагаемому материалу.
«Удовлетворительно» - 3 баллов	«Удовлетворительно» - 12 - 14 баллов	«Удовлетворительно» - 56 – 69 баллов	Показывает пороговый уровень сформированности компетенций, т.е.: – демонстрирует общее знание изучаемого материала; – испытывает серьезные затруднения при ответах на дополнительные вопросы; – знает основную рекомендуемую литературу; – умеет строить ответ в соответствии со структурой излагаемого материала.
«Неудовлетворительно» - 2 баллов	«Неудовлетворительно» - 1-11 баллов	«Неудовлетворительно» - 1-55 баллов	Ставится в случае: – незнания значительной части программного материала; – не владения понятийным аппаратом дисциплины; – допущения существенных ошибок при изложении учебного материала; – неумение строить ответ в соответствии со структурой излагаемого вопроса; – неумение делать выводы по излагаемому материалу.

3. Типовые контрольные задания, иные материалы и методические рекомендации, необходимые для оценки сформированности компетенций в процессе освоения ОПОП

3.1. Задания и вопросы для входного контроля

1. Системы счисления.
2. Формы представления чисел.
3. Машинные коды.
4. Арифметические действия над числами.

Критерии оценки результатов входной контрольной работы:

- оценка «отлично»: продемонстрировано грамотное последовательное решение задач (заданий) при правильно выбранном алгоритме. Даны верные ответы на все вопросы и условия задач (заданий). При необходимости сделаны пояснения и выводы (содержательные, достаточно полные, правильные, учитывающие специфику проблемной ситуации в задаче или с незначительными ошибками);
- оценка «хорошо»: грамотное последовательное решение задач (заданий) при правильно выбранном алгоритме. Однако, ответы на вопросы и условия задач (заданий) содержат незначительные ошибки. Пояснения и выводы отсутствуют или даны неверно;
- оценка «удовлетворительно»: обучающийся ориентируется в материале, но применяет его неверно, выбирает неправильный алгоритм решения задач (неверные исходные данные, неверная последовательность решения и др. ошибки), допускает вычислительные ошибки. Пояснения и выводы отсутствуют или даны неверно;
- оценка «неудовлетворительно»: обучающийся слабо ориентируется в материале, выбирает неправильный алгоритм решения, допускает значительное количество вычислительных ошибок. Пояснения и выводы отсутствуют.

3.2. Оценочные средства и критерии сформированности компетенций

Устный опрос по теме/разделу «Основные понятия алгебры логики»

• Содержит 6 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Переключательные функции одной и двух переменных.
2. Тождества и законы алгебры логики.
3. Дизъюнктивные и конъюнктивные нормальные формы представления функций алгебры логики.
4. Минимизация логических функций с использованием карт Карно. Метод испытаний.
5. Анализ и синтез комбинационных схем.
6. Правила оформления схем цифровых устройств.

Устный опрос по теме/разделу «Цифровые интегральные микросхемы»

• Содержит 7 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Логические схемы на биполярных транзисторах.
2. ТТЛ с транзисторами Шотки.
3. Основные электрические параметры и характеристики логических элементов ТТЛ.
4. Особенности применения микросхем ТТЛ при разработке цифровых устройств.
5. Логические элементы на КМОП-транзисторах.
6. Принципы построения логических элементов на КМОП-транзисторах.
7. Физическая структура микросхемы на КМОП-транзисторах.

Устный опрос по теме/разделу «Дешифраторы и шифраторы»

• Содержит 5 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Синтез линейного дешифратора.
2. Схема прямоугольного дешифратора.
3. Схема пирамидального дешифратора.
4. Области применения дешифраторов.
5. Шифраторы.

Устный опрос по теме/разделу «Мультиплексоры и демультиплексоры»

• Содержит 4 вопроса.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Различные способы построения мультиплексоров.
2. Универсальность использования мультиплексоров.
3. Мультиплексорное дерево.
4. Демультиплексоры.

Устный опрос по теме/разделу «Сумматоры»

• Содержит 7 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Одноразрядный сумматор на два и три входа.
2. Способы межкаскадных связей.
3. Реализация сумматора на интегральных схемах.
4. Комбинационный сумматор с ускоренным распространением переноса.
5. Сумматор последовательного типа.

6. Накапливающий сумматор.
7. Двоично-десятичный сумматор.

Устный опрос по теме/разделу «Триггеры. Регистры. Счетчики»

• Содержит 6 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Асинхронные RS-триггеры.
2. Синхронные триггеры со статическим управлением.
3. Двухступенчатые триггеры MS-типа с статическим управлением.
4. Схемы простейших регистров.
5. Реверсивные регистры.
6. Асинхронные и синхронные счетчики.

Устный опрос по теме/разделу «Принципы построения вычислительных систем»

• Содержит 5 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Классическая и магистральная структуры вычислительных систем.
2. Организация программных устройств управления.
3. Организация устройств управления с жесткой логикой.
4. Особенности построения устройств управления.
5. Внутренняя и внешняя память вычислительных систем.

Устный опрос по теме/разделу «Полупроводниковые запоминающие устройства»

• Содержит 6 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Классификация микросхем памяти.
2. Режимы работы и характеристики статических БИС ЗУ.
3. Организация статических ЗУ.
4. Структурная организация БИС ЗУ.
5. Построение разных видов запоминающих элементов ОЗУ.
6. Организация модулей ЗУ.

Устный опрос по теме/разделу «Организация функционирования микропроцессорной системы»

• Содержит 13 вопросов.
• Форма опроса – фронтальный/индивидуальный/комбинированный.

Задания к устному опросу

1. Структурная схема микропроцессора.
2. Система команд.
3. Способы адресации.
4. Процесс выполнения команды в микропроцессорном устройстве.
5. Интерфейсные интегральные схемы.

Критерии оценки уровня сформированности компетенций для устного опроса:

- оценка «отлично»: обучающимся дан полный, развернутый ответ на поставленный вопрос; в ответе прослеживается четкая структура, логическая последовательность, отражающая сущность раскрываемых понятий, теорий, явлений. Знание по дисциплине демонстрируются на фоне понимания его в системе данной науки и междисциплинарных связей. Обучающийся владеет терминологией, способен приводить примеры, высказывает свою точку зрения с опорой на знания и опыт;

- оценка «хорошо»: обучающимся дан полный, развернутый ответ на поставленный вопрос, показано умение выделять существенные и несущественные признаки, причинно-следственные связи. Ответ логичен, выстроен, но совершены единичные ошибки. Не в полной мере владеет знаниями по всей дисциплине. Даны ответы на дополнительные, поясняющие вопросы;

- оценка «удовлетворительно»: ответ на вопрос не полный, с ошибками. Обучающийся путается в деталях, с затруднением пользуется профессиональной терминологией. Есть замечания к построению ответа, к логике и последовательности изложения. Не отвечает на дополнительные вопросы;

- оценка «неудовлетворительно»: ответ представляет собой разрозненные знания с существенными ошибками по вопросу, присутствует фрагментарность, нелогичность изложения. Обучающийся не осознает связь обсуждаемого вопроса с другими объектами дисциплины, речь неграмотная, не используется профессиональная терминология. Ответы на дополнительные вопросы не даны или неверные.

3.3. Задания для промежуточной аттестации (зачета)

Список вопросов к зачету

1. Переключательные функции одной и двух переменных.
2. Тождества и законы алгебры логики.
3. Дизъюнктивные и конъюнктивные нормальные формы представления функций алгебры логики.
4. Минимизация логических функций с использованием карт Карно.
5. Метод испытаний.
6. Анализ и синтез комбинационных схем.
7. Правила оформления схем цифровых устройств.
8. Логические схемы на биполярных транзисторах.
9. ТТЛ с транзисторами Шотки.
10. Основные электрические параметры и характеристики логических элементов ТТЛ.
11. Особенности применения микросхем ТТЛ при разработке цифровых устройств.
12. Логические элементы на КМОП-транзисторах.
13. Принципы построения логических элементов на КМОП-транзисторах.

14. Физическая структура микросхемы на КМОП-транзисторах.
15. Синтез линейного дешифратора.
16. Схема прямоугольного дешифратора.
17. Схема пирамидального дешифратора.
18. Области применения дешифраторов.
19. Шифраторы.
20. Различные способы построения мультиплексоров.
21. Универсальность использования мультиплексоров.
22. Мультиплексорное дерево.
23. Демультиплексоры.
24. Одноразрядный сумматор на два и три входа.
25. Способы межкаскадных связей.
26. Реализация сумматора на интегральных схемах.
27. Комбинационный сумматор с ускоренным распространением переноса.
28. Сумматор последовательного типа.
29. Накапливающий сумматор.
30. Двоично-десятичный сумматор.
31. Асинхронные RS-триггеры.
32. Синхронные триггеры со статическим управлением.
33. Двухступенчатые триггеры MS-типа с статическим управлением.
34. Схемы простейших регистров.
35. Реверсивные регистры.
36. Асинхронные и синхронные счетчики.
37. Классическая и магистральная структуры вычислительных систем.
38. Организация программных устройств управления.
39. Организация устройств управления с жесткой логикой.
40. Особенности построения устройств управления.
41. Внутренняя и внешняя память вычислительных систем.
42. Классификация микросхем памяти.
43. Режимы работы и характеристики статических БИС ЗУ.
44. Организация статических ЗУ.
45. Структурная организация БИС ЗУ.
46. Построение разных видов запоминающих элементов ОЗУ.
47. Организация модулей ЗУ.
48. Структурная схема микропроцессора.
49. Система команд.
50. Способы адресации.
51. Процесс выполнения команды в микропроцессорном устройстве.
52. Интерфейсные интегральные схемы.

Зачеты и экзамены могут быть проведены в письменной форме, а также в письменной форме с устным дополнением ответа. Зачеты служат формой проверки качества выполнения студентами лабораторных работ, усвоения семестрового учебного материала по дисциплине (модулю), практических и семинарских занятий (при отсутствии экзамена по дисциплине).

По итогам зачета, соответствии с модульно – рейтинговой системой университета, выставляются баллы с последующим переходом по шкале баллы – оценки за зачет, выставляемый как по наименованию «зачтено», «не зачтено», так и дифференцированно т.е. с выставлением отметки по схеме – «отлично», «хорошо», «удовлетворительно» и «неудовлетворительно», определяемое решением Ученого совета университета и прописываемого в учебном плане.

Экзамен по дисциплине (модулю) служит для оценки работы студента в течении семестра (года, всего срока обучения и др.) и призван выявить уровень, качество и систематичность полученных им теоретических и практических знаний, приобретения

навыков самостоятельной работы, развития творческого мышления, умения синтезировать полученные знания и применять их в решении практических задач. По итогам экзамена, в соответствии с модульно – рейтинговой системой университета выставляются баллы, с последующим переходом по шкале оценок на оценки: «отлично», «хорошо», «удовлетворительно» и «неудовлетворительно», свидетельствующие о приобретенных компетенциях или их отсутствии.

Критерии оценки уровня сформированности компетенций по результатам проведения зачета:

- оценка «зачтено»: обучающийся демонстрирует всестороннее, систематическое и глубокое знание материала, свободно выполняет задания, предусмотренные программой дисциплины, усвоивший основную и дополнительную литературу. Обучающийся выполняет задания, предусмотренные программой дисциплины, на уровне не ниже базового;
- оценка «не зачтено»: обучающийся демонстрирует незнание материала, не выполняет задания, предусмотренные программой дисциплины. Обучающийся не выполняет задания, предусмотренные программой дисциплины, на уровне ниже базового. Дальнейшее освоение ОПОП не возможно без дополнительного изучения материала и подготовки к зачету.

Критерии оценки уровня сформированности компетенций по результатам проведения дифференцированного зачёта (зачета с оценкой) / экзамена:

- оценка **«отлично»:** обучающийся дал полный, развернутый ответ на поставленный вопрос, проявил совокупность осознанных знаний об объекте, доказательно раскрыл основные положения темы. В ответе прослеживается четкая структура, логическая последовательность, отражающая сущность раскрываемых понятий, явлений. Обучающийся подкрепляет теоретический ответ практическими примерами. Ответ сформулирован научным языком, обоснована авторская позиция обучающегося. Могут быть допущены недочеты в определении понятий, исправленные студентом самостоятельно в процессе ответа или с помощью «наводящих» вопросов преподавателя. Обучающимся продемонстрирован высокий уровень владения компетенцией(-ями);
- оценка **«хорошо»:** обучающимся дан полный, развернутый ответ на поставленный вопрос, проявлено умение выделять существенные и несущественные признаки, причинно-следственные связи. Ответ четко структурирован, логичен, но есть недочеты в формулировании понятий, решении задач. При ответах на дополнительные вопросы допущены незначительные ошибки. Обучающимся продемонстрирован повышенный уровень владения компетенцией(-ями);
- оценка **«удовлетворительно»:** обучающимся дан неполный ответ на вопрос, логика и последовательность изложения имеют существенные нарушения. Допущены грубые ошибки при определении сущности раскрываемых понятий, явлений, нарушена логика ответа, не сделаны выводы. Речевое оформление требует коррекции. Обучающийся испытывает затруднение при ответе на дополнительные вопросы. Обучающимся продемонстрирован базовый уровень владения компетенцией(-ями);
- оценки **«неудовлетворительно»:** обучающийся испытывает значительные трудности в ответе на вопрос, допускает существенные ошибки, не владеет терминологией, не знает основных понятий, не может ответить на «наводящие» вопросы преподавателя. Обучающимся продемонстрирован низкий уровень владения компетенцией(-ями).